

Институт ядерных исследований
Российской академии наук

УТВЕРЖДАЮ

Зав БНО ИЯИ РАН



В.Б. Петков
28.12.2022 г.

А.Ф. Янин, И.М. Дзапарова

АНАЛОГОВАЯ СХЕМА БЫСТРЫХ СОВПАДЕНИЙ (ASFC)

(назначение, схема электрическая принципиальная, основные параметры, печатная плата, внешний вид)

МАГД.431353.002-ЭП

АНАЛОГОВАЯ СХЕМА БЫСТРЫХ СОВПАДЕНИЙ (ASFC) предназначена для работы с быстрыми ФЭУ с целью выработки мастерных сигналов для исключения шумовых срабатываний. При таких условиях «мастер» будет вырабатываться только в случае появления реального события, например, при фиксации события в сцинтилляторе, просматриваемого обоими ФЭУ. Диапазон амплитуд, на которые реагирует схема не хуже, чем от 5 мВ до более, чем 10 В. Минимальная длительность входных сигналов 5-10 мВ. Имеется защита компараторов от больших входных импульсов.

Имеется 2 равносильных логических выхода для стандартов ЭСЛ и NIM.

Ключевые слова: КОМПАРАТОР, ТРАНЗИСТОР, АМПЛИТУДА, СХЕМА И

Ответственный исполнитель



А.Ф. Янин

Место хранения

БНО